

Expérience

Depuis 01/2008	Leach International Europe – SARRALBE (57) – Ingénieur test Conception de bancs de tests de différents sous-ensembles du cœur électrique primaire (PEPDC) de l'Airbus A400M Compétences : conception électronique, développement C sous Labwindows/CVI
04/2007 – 12/2007	Hager Controls – SAVERNE (67) – Ingénieur Développement Electronique Phase d'étude du développement d'un thermostat d'ambiance Compétences : conception électronique
09/2006 – 03/2007	Sony Alsace – RIBEAUVILLE (68) – Ingénieur Développement Electronique Participation au développement d'un lecteur multimédia portable Compétences : langages C (ARM11) et VHDL (Quartus-II, ispLever)

Stages :

02/2006 – 09/2006	« Participation au développement d'un lecteur multimédia portable » Niveau bac+5 – Sony Alsace – RIBEAUVILLE (68)
03/2005 – 08/2005	« Etude et réalisation d'une carte de commande pour moteur Brushless DC » Niveau bac+4 – FDE France Développement Electronique – MONSWILLER (67) Programmation C sur ST7 et dsPIC, CAO sous Protel
05/2003 – 07/2003	« Définition des incertitudes dans le cadre des vérifications métrologiques » Niveau bac+2 – Continental France – SARREGUEMINES (57)

Formation

2005 – 2006	Master 2 – Ingénierie Système, spécialité Electronique Embarquée et Instrumentale Université H. Poincaré – Nancy (54) Projet de groupe : « Etude de l'implémentation d'un filtre RIF générique à fort nombre de coefficients ayant un rapport signal/bruit élevé, sur DSP et FPGA »
2003 – 2005	Licence et Maîtrise IUP GEII – spécialité Conception des Systèmes Électroniques Université H. Poincaré – Nancy (54) Microthèse : « Reconfiguration dynamique sur FPGA Xilinx Virtex à l'aide de JBits »
2001 – 2003	DUT Mesures Physiques option « Techniques Instrumentales » IUT L. Pasteur – Schiltigheim (67)

Langues

Anglais : universitaire (technique)	Allemand : universitaire (technique)	Espagnol : notions
--	---	---------------------------

Compétences techniques

Langages :	C/C++, Assembleur, VHDL/VHDL-AMS, Pascal, HTML, Javascript
Microcontrôleurs :	68HC11, PIC/dsPIC, ST7, MSP430, ARM7, ARM11, NIOS
CAO :	Protel/Designer, Cadence, CR5000, PCAD
Environnements :	Visual Studio, Eclipse, Keil, LabWindows/CVI, Quartus-II, ispLever, FPGA Advantage
Bureautique/divers :	Suites Office et Adobe/Macromedia, Autocad, Solidworks, 3DStudio Max, Vue d'Esprit

Centres d'intérêt

Astronomie : membre actif de l'Association d'Astronomie Némésis de Saverne depuis 2000, passionné d'astrophotographie, webmaster des sites www.astrotoolbox.com et www.astronomie-nemesis.org
Electronique (conception matérielle et logicielle), photographie, informatique, musique (synthétiseur)